

18. Workshop

Testmethoden und Zuverlässigkeit von Schaltungen und Systemen

12. bis 14. März 2006, Maritim Hotel, Titisee

Call for Papers

Programmkomitee

J. Alt
Infineon Technologies AG

W. Anheier
Universität Bremen

B. Becker
Universität Freiburg

W. Daehn
Hochschule Magdeburg-Stendal

H. Delong
Micronas AG

E. Dilger
Robert Bosch GmbH

S. Eichenberger
Philips Nijmegen

B. Elbel
München

M. Fischer
Agilent Technologies AG

W. Glauert
Universität Erlangen

M. Gössel
Universität Potsdam

S. Hellebrand
Universität Paderborn

K. Helmreich
Universität Erlangen

W. Hoppe
Rheinmetall Defence Electronics GmbH

M. Kessler
IBM Entwicklungs GmbH

U. Mahlstedt
Infineon Technologies AG

I. Polian
Universität Freiburg

S. Sattler
Infineon Technologies AG

J. Schlöffel
Philips Semiconductors GmbH

V. Schöber
edacentrum e. V.

A. Steininger
Technische Universität Wien

B. Straube
Fraunhofer IIS / EAS Dresden

H. T. Vierhaus
Universität Cottbus

R. Wagner
Robert Bosch GmbH

H.-J. Wunderlich
Universität Stuttgart

Der Workshop „Testmethoden und Zuverlässigkeit von Schaltungen und Systemen“ ist das bedeutendste deutschsprachige Forum, um Trends, Ergebnisse und aktuelle Probleme auf dem Gebiet des Tests und der Zuverlässigkeit digitaler, analoger, Mixed-Signal- und HF-Schaltungen zu diskutieren. Der Austausch von Ideen ist ein wichtiges Anliegen des Workshops. Erwünscht sind Beiträge aus der industriellen Praxis und von Forschungseinrichtungen. Sowohl sehr stark praxisbezogene Erfahrungsberichte und Ergebnisse als auch theoretische Beiträge sind willkommen.

Beiträge (nicht ausschließlich) zu folgenden Themen werden erbeten

- Diagnose von Ausfallursachen
- Defekt- und Fehlermodellierung
- Algorithmen und Software zur Testerzeugung und Fehlersimulation
- Selbsttest für Module und Systeme
- Selbstreparatur und Selbstheilung
- Test von HF-Schaltungen
- Signalintegrität
- Testgerechter Entwurf für digitale, gemischt digital/analoge, analoge und mechatronische Systeme
- Fehlertolerante Schaltungen und Systeme
- Systemzuverlässigkeit (Hardware und Software)
- Automatisches Test Equipment

Der Workshop findet im Maritim Hotel am Titisee statt, und wird von der Arbeitsgruppe Rechnerarchitektur an der Albert-Ludwigs-Universität Freiburg durchgeführt. Interessenten werden gebeten, ihren Beitrag im Umfang von 3 bis 5 Seiten über die unten angegebene Workshop Homepage einzureichen. Der Beitrag sollte den Zweck der Arbeit, den Neuigkeitsgehalt und Aspekte der Anwendung beschreiben. Angenommene Beiträge werden auf Wunsch in die Workshop Handouts aufgenommen.

Um einen freien Austausch von Ideen und Informationen zu erleichtern, sind während des Workshops Video- und Audioaufzeichnungen nicht gestattet.

Die Sprache des Workshops ist deutsch, Beiträge oder Vorträge in englischer Sprache sind jedoch willkommen.

Workshop Homepage

<http://test-ws06.informatik.uni-freiburg.de/test06>

Einreichung der Beiträge

bis spätestens **18. November 2005**

über die Workshop Homepage <http://test-ws06.informatik.uni-freiburg.de/test06>

Veranstalter

GI FA 3.5 / ITG FA 8.2 / GMM FA 6.5

RSS Kooperationsgemeinschaft Rechnergestützter Schaltungs- und Systementwurf

Wissenschaftliche Leitung

Prof. Dr. Bernd Becker

IIF, Georges-Köhler-Allee, D-79110 Freiburg,

Tel.: +49-761-203-8140, Fax: +49-761-203-8142,

e-mail: becker@informatik.uni-freiburg.de